

# Životopis



Jméno a příjmení: Tomáš Musil  
Datum narození: 21. 4. 1982  
Rodinný stav: svobodný  
Adresa: Masarykova 69, Čerčany, 25722  
Email: [musilt@fd.cvut.cz](mailto:musilt@fd.cvut.cz) , [musil@asix.cz](mailto:musil@asix.cz)

## Vzdělání:

2007-dosud ČVUT, fakulta dopravní, doktorský program Inženýrská informatika v dopravě a spojích  
2001-2007 ČVUT, fakulta elektrotechnická, magisterský obor Technická kybernetika  
1997-2001 Střední průmyslová škola elektrotechnická V Úžlabině 320, Praha 10, obor Automatizační technika

## Zaměstnání:

2000 - dosud ASIX s.r.o., vývojový pracovník (např. návrh FPGA, návrh PCB, komplexní vývoj elektronických zařízení)  
2005 - 2006 Czechlabs s.r.o., vývojový pracovník  
1998 - dosud Základní škola Zadní Třeboň, správce sítě  
1997 - 1998 ELSO Philips Service, opravy PC (brigádně)

## Zkoušky a certifikáty:

2007 Osvědčení o odborné způsobilosti v elektrotechnice – § 8  
2000 Řidičský průkaz sk. A, B

## Zvládnuté technologie:

Hardware: Xilinx FPGA(s)&CPLD(s), Microblaze, PowerPC, Analog Devices Blackfin, Microchip PIC, Motorola HC08, Intel 8051  
Software: OrCAD, FLY PCB designer, Matlab, C++ Builder, Xilinx ISE, PlanAhead  
Prog. jazyky: VHDL, ASM, C, C++

## Jazykové znalosti:

Anglický jazyk – pokročilý slovem i písmem  
Francouzský jazyk – mírně pokročilý slovem i písmem

## Zájmy:

elektronika, windsurfing, renovace motocyklových veteránů, fotografování, společenský tanec, cestování